

(11) Publication number:

09205253 A

Generated Document

### PATENT ABSTRACTS OF JAPAN

(21) Application number:

08011459

(51) Intl. CI.:

H01S 3/18 G11B 7/125

(22) Application date: 26.01.96

(30) Priority:

(84) Designated

contracting states:

(43) Date of application publication:

05.08.97

(71)Applicant:

(74)

MATSUSHITA ELECTRON CORP

(72) Inventor: TAKAYAMA TORU

KONDO OSAMU YOSHIKAWA AKIO **NAKANISHI HIDEYUKI** 

Representative:

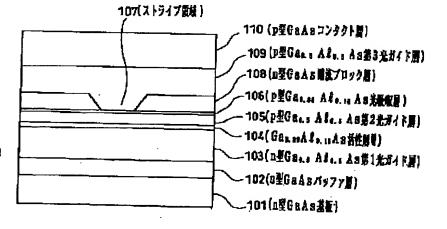
(54) SEMICONDUCTOR LASER DEVICE AND OPTICAL PICK-UP

DEVICE (57) Abstract:

PROBLEM TO BE SOLVED: To provide a semiconductor laser device for controlling the level of light output even at a low light output by improving the nonlinearity in current-light output characteristics at a low light output.

SOLUTION: An n-type buffer layer 102, an n-type first light guide layer 103, an active layer 104, a p-type second light guide layer 105, and a p-type light absorption layer 106 are successively formed on an n-type semiconductor substrate 101. A p-type stripe region 107 is formed at a center part on the light absorption layer 106 and at the same time an n-type current block layer 108 is formed at both sides of the stripe region 107. A p-type third light guide layer 109 is formed on the stripe region 107 and the current block layer 108. The film thickness of the light absorption layer 106 is set to at least 5nm and equal to or less than 1/5 of the film thickness of the active layer 104 and at the same time the total film thickness of the second light guide layer 105 and the light absorption laver 106 is set to 0.3μm or less.

COPYRIGHT: (C)1997,JPO



# (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平9-205253

(43)公開日 平成9年(1997)8月5日

(51) Int.Cl. <sup>6</sup>	
---------------------------	--

#### 識別記号

#### 庁内整理番号

FΙ

技術表示箇所

H01S 3/18 G11B 7/125

H01S 3/18

G11B 7/125

Α

審査請求 未請求 請求項の数42 〇L (全 26 頁)

(21)	HIE	五级1	⇉

## 特願平8-11459

(71)出願人 000005843

松下電子工業株式会社

(22)出願日

平成8年(1996)1月26日

大阪府高槻市幸町1番1号 (72)発明者 高山 徹

大阪府高槻市幸町1番1号 松下電子工業

株式会社内

(72)発明者 今藤 修

大阪府高槻市幸町1番1号 松下電子工業

株式会社内

(72)発明者 吉川 昭男

大阪府高槻市幸町1番1号 松下電子工業

株式会社内

(74)代理人 弁理士 前田 弘 (外1名)

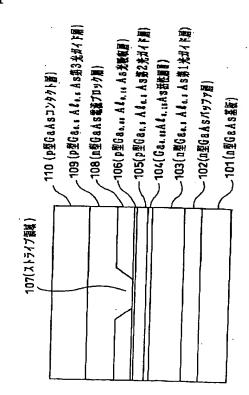
最終頁に続く

# (54) 【発明の名称】 半導体レーザ装置および光ピックアップ装置

## (57)【要約】

【課題】 低光出力時における電流-光出力特性の非線 形を改善し、低光出力時においても光出力の大きさの制 御が可能な半導体レーザ装置を提供する。

【解決手段】 n型の半導体基板101上に、n型のバッファ層102、n型の第1光ガイド層103、活性層104、p型の第2光ガイド層105及びp型の光吸収層106が順次形成されている。光吸収層106の上における中央部にp型のストライプ領域107が形成されていると共に、光吸収層106の上におけるストライプ領域107の両側にはn型の電流ブロック層108が形成されている。ストライプ領域107及び電流ブロック層108の上にはp型の第3光ガイド層109が形成されている。光吸収層106の膜厚は5nm以上で且つ活性層104の膜厚の5分の1以下に設定されていると共に、第2光ガイド層105と光吸収層106との合計膜厚は0.3 $\mu$ m以下に設定されている。



#### 【特許請求の範囲】

【請求項1】 半導体基板上に第1導電型の半導体層よ りなる第1光ガイド層が形成され、該第1光ガイド層の 上に半導体層よりなる活性層が形成され、該活性層の上 に第2導電型の半導体層よりなる第2光ガイド層が形成 され、該第2光ガイド層の上に第2導電型の半導体層よ りなり前記活性層から発振するレーザ光を吸収する光吸 収層が形成され、該光吸収層の上における中央部に第2 導電型の半導体層よりなるストライプ領域が形成され、 前記光吸収層の上における前記ストライプ領域の両側に 第1導電型の半導体層よりなり前記活性層から発振する レーザ光を吸収する電流ブロック層が形成され、前記ス トライプ領域及び電流ブロック層の上に第2導電型の第 3光ガイド層が形成され、前記光吸収層の膜厚は5 nm 以上で且つ前記活性層の膜厚の5分の1以下に設定され ていることを特徴とする半導体レーザ装置。

【請求項2】 前記第2光ガイド層と前記光吸収層との合計膜厚は0.  $3 \mu$  m以下に設定されていることを特徴とする請求項1に記載の半導体レーザ装置。

【請求項3】 前記光吸収層は量子井戸構造を有してい 20 ることを特徴とする請求項1又は2に記載の半導体レーザ装置。

【請求項4】 前記活性層は多重量子井戸構造を有していることを特徴とする請求項1又は2に記載の半導体レーザ装置。

【請求項5】 前記光吸収層は量子井戸構造を有していると共に、前記活性層は多重量子井戸構造を有していることを特徴とする請求項1又は2に記載の半導体レーザ装置。

【請求項6】 半導体基板上に第1導電型の半導体層よ 30 りなる第1光ガイド層が形成され、該第1光ガイド層の上に半導体層よりなる活性層が形成され、該活性層の上に第2導電型の半導体層よりなる第2光ガイド層が形成され、該第2光ガイド層の上における中央部に第2導電型の半導体層よりなるストライプ領域が形成され、前記第2光ガイド層の上における前記ストライプ領域の両側に第1導電型の半導体層よりなり前記活性層から発振するレーザ光を吸収する電流ブロック層が形成され、前記ストライプ領域及び電流ブロック層の上に第2導電型の第3光ガイド層が形成され、前記第1光ガイド層は前記 40 活性層から発振するレーザ光を吸収する少なくとも1層の光吸収層を有し、前記光吸収層の膜厚は5nm以上で且つ前記活性層の膜厚の5分の1以下に設定されていることを特徴とする半導体レーザ装置。

【請求項7】 前記第2光ガイド層の膜厚は0.3 μm 以下に設定されていることを特徴とする請求項6に記載 の半導体レーザ装置。

【請求項8】 前記光吸収層は量子井戸構造を有していることを特徴とする請求項6又は7に記載の半導体レーザ装置。

【請求項9】 前記活性層は多重量子井戸構造を有していることを特徴とする請求項6又は7に記載の半導体レーザ装置。

2

【請求項10】 前記光吸収層は量子井戸構造を有していると共に、前記活性層は多重量子井戸構造を有していることを特徴とする請求項6又は7に記載の半導体レーザ装置。

【請求項11】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上に第2導電型の半導体層 よりなり前記活性層より発振されるレーザ光に対して透 明な第3光ガイド層が形成され、該第3光ガイド層の上 における中央部に第2導電型の半導体層よりなるストラ イプ領域が形成され、前記第3光ガイド層の上における 前記ストライプ領域の両側に第1導電型の半導体層より なり前記活性層から発振するレーザ光を吸収する電流ブ ロック層が形成され、前記ストライプ領域及び電流ブロ ック層の上に第2導電型の半導体層よりなる第4光ガイ ド層が形成され、前記第1光ガイド層は前記活性層から 発振するレーザ光を吸収する少なくとも1層の光吸収層 を有し、前記光吸収層の膜厚は5 nm以上で目つ前記活 性層の膜厚の5分の1以下に設定されていることを特徴 とする半導体レーザ装置。

【請求項12】 前記第2光ガイド層と前記第3光ガイド層との合計膜厚は0.3 μm以下に設定されていることを特徴とする請求項11に記載の半導体レーザ装置。

【請求項13】 前記光吸収層は量子井戸構造を有して 30 いることを特徴とする請求項11又は12に記載の半導 体レーザ装置。

【請求項14】 前記活性層は多重量子井戸構造を有していることを特徴とする請求項11又は12に記載の半導体レーザ装置。

【請求項15】 前記光吸収層は量子井戸構造を有していると共に、前記活性層は多重量子井戸構造を有していることを特徴とする請求項11又は12に記載の半導体レーザ装置。

【請求項16】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上における中央部に第2導 電型の半導体層よりなるストライプ領域が形成され、前 記第2光ガイド層の上における前記ストライプ領域の両 側に第1導電型の半導体層よりなり前記活性層から発振 するレーザ光を吸収する電流ブロック層が形成され、前 記ストライプ領域及び電流ブロック層の上に第2導電型 の第3光ガイド層が形成され、前記第2光ガイド層は前 記活性層から発振するレーザ光を吸収する少なくとも1 層の光吸収層を有し、前記光吸収層の膜厚は5 nm以上 で且つ前記活性層の膜厚の5分の1以下に設定されてい ることを特徴とする半導体レーザ装置。

【請求項17】 前記吸収層を含む前記第2光ガイド層 の膜厚は0. 3μm以下に設定されていることを特徴と する請求項16に記載の半導体レーザ装置。

【請求項18】 前記光吸収層は量子井戸構造を有して いることを特徴とする請求項16又は17に記載の半導 体レーザ装置。

【請求項19】 前記活性層は多重量子井戸構造を有し ていることを特徴とする請求項16又は17に記載の半 導体レーザ装置。

【請求項20】 前記光吸収層は量子井戸構造を有して いると共に、前記活性層は多重量子井戸構造を有してい ることを特徴とする請求項16又は17に記載の半導体

【請求項21】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2の光ガイド層の上に第2導電型の半導体 層よりなり前記活性層より発振されるレーザ光に対して 透明な第3光ガイド層が形成され、該第3光ガイド層の 上における中央部に第2導電型の半導体層よりなるスト ライプ領域が形成され、前記第3光ガイド層の上におけ る前記ストライプ領域の両側に第1導電型の半導体層よ りなり前記活性層から発振するレーザ光を吸収する電流 ブロック層が形成され、前記ストライプ領域及び電流ブ ロック層の上に第2導電型の第3光ガイド層が形成さ れ、前記第2光ガイド層は前記活性層から発振するレー ザ光を吸収する少なくとも1層の光吸収層を有し、前記 光吸収層の膜厚は5 nm以上で且つ前記活性層の膜厚の 5分の1以下に設定されていることを特徴とする半導体 レーザ装置。

【請求項22】 前記光吸収層を含む前記第2光ガイド 層と前記第3の光ガイド層との合計膜厚は0. 3μm以 下に設定されていることを特徴とする請求項21に記載 の半導体レーザ装置。

【請求項23】 前記光吸収層は量子井戸構造を有して いることを特徴とする請求項21又は22に記載の半導 40 体レーザ装置。

【請求項24】 前記活性層は多重量子井戸構造を有し ていることを特徴とする請求項21又は22に記載の半 導体レーザ装置。

【請求項25】 前記光吸収層は量子井戸構造を有して いると共に、前記活性層は多重量子井戸構造を有してい ることを特徴とする請求項21又は22に記載の半導体 レーザ装置。

【請求項26】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 50 体レーザ装置。

の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上における中央部に第2導 電型の半導体層よりなるストライプ領域が形成され、前 記第2光ガイド層の上における前記ストライプ領域の両 側に第1導電型の半導体層よりなり前記活性層から発振 するレーザ光を吸収する電流ブロック層が形成され、前 記ストライプ領域及び電流ブロック層の上に第2導電型 の第3光ガイド層が形成され、前記第3光ガイド層は前 記活性層から発振するレーザ光を吸収する少なくとも1

【請求項27】 前記第2光ガイド層の膜厚は0.3 μ m以下に設定されていることを特徴とする請求項26に 記載の半導体レーザ装置。

層の光吸収層を有し、前記光吸収層の膜厚は5 nm以上

で且つ前記活性層の膜厚の5分の1以下に設定されてい

ることを特徴とする半導体レーザ装置。

【請求項28】 前記光吸収層は量子井戸構造を有して いることを特徴とする請求項26又は27に記載の半導 体レーザ装置。

【請求項29】 前記活性層は多重量子井戸構造を有し 20 ていることを特徴とする請求項26又は27に記載の半 導体レーザ装置。

【請求項30】 前記光吸収層は量子井戸構造を有して いると共に、前記活性層は多重量子井戸構造を有してい ることを特徴とする請求項26又は27に記載の半導体 レーザ装置。

【請求項31】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上に第2導電型の半導体層 よりなり前記活性層より発振されるレーザ光に対して透 明な第3光ガイド層が形成され、該第3光ガイド層の上 における中央部に第2導電型の半導体層よりなるストラ イプ領域が形成され、前記第3光ガイド層の上における 前記ストライプ領域の両側に第1導電型の半導体層より なり前記活性層から発振するレーザ光を吸収する電流ブ ロック層が形成され、前記ストライプ領域及び電流ブロ ック層の上に第2導電型の半導体層よりなる第4光ガイ ド層が形成され、前記第4光ガイド層は前記活性層から 発振するレーザ光を吸収する少なくとも1層の光吸収層 を有し、前記光吸収層の膜厚は5 nm以上で且つ前記活 性層の膜厚の5分の1以下に設定されていることを特徴 とする半導体レーザ装置。

【請求項32】 前記第2光ガイド層と前記第3光ガイ ド層との合計膜厚は0.3μm以下に設定されているこ とを特徴とする請求項31に記載の半導体レーザ装置。 【請求項33】 前記光吸収層は量子井戸構造を有して

いることを特徴とする請求項31又は32に記載の半導

前記活性層は多重量子井戸構造を有し 【請求項34】 ていることを特徴とする請求項31又は32に記載の半 導体レーザ装置。

【請求項35】 前記光吸収層は量子井戸構造を有して いると共に、前記活性層は多重量子井戸構造を有してい ることを特徴とする請求項31又は32に記載の半導体 レーザ装置。

【請求項36】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上に第2導電型の半導体層 よりなり前記活性層から発振するレーザ光を吸収する光 吸収層が形成され、該光吸収層の上における中央部に第 2 導電型の半導体層よりなるストライプ領域が形成さ れ、前記光吸収層の上における前記ストライプ領域の両 側に第1導電型の半導体層よりなり前記活性層から発振 するレーザ光を吸収する電流ブロック層が形成され、前 記ストライプ領域及び電流ブロック層の上に第2導電型 の第3光ガイド層が形成され、前記光吸収層の膜厚は5 nm以上で且つ前記活性層の膜厚の5分の1以下に設定 され、前記第2光ガイド層と前記光吸収層との合計膜厚 は0. 3 µ m以下に設定されている半導体レーザ装置 と、

前記半導体レーザ装置から出射される光ビームを情報記 録面に集光する集光手段と、

前記情報記録面から反射してくる光ビームを検出する光 検出手段とを備えていることを特徴とする光ピックアッ プ装置。

【請求項37】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上における中央部に第2導 電型の半導体層よりなるストライプ領域が形成され、前 記第2光ガイド層の上における前記ストライプ領域の両 側に第1導電型の半導体層よりなり前記活性層から発振 するレーザ光を吸収する電流ブロック層が形成され、前 記ストライプ領域及び電流ブロック層の上に第2導電型 の第3光ガイド層が形成され、前記第1光ガイド層は前 40 m以下に設定されている半導体レーザ装置と、 記活性層から発振するレーザ光を吸収する少なくとも1 層の光吸収層を有し、前記光吸収層の膜厚は5 nm以上 で且つ前記活性層の膜厚の5分の1以下に設定され、前 記第2光ガイド層の膜厚は0. 3μm以下に設定されて いる半導体レーザ装置と、

前記半導体レーザ装置から出射される光ビームを情報記 録面に集光する集光手段と、

前記情報記録面から反射してくる光ビームを検出する光 検出手段とを備えていることを特徴とする光ピックアッ プ装置。

【請求項38】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上に第2導電型の半導体層 よりなり前記活性層より発振されるレーザ光に対して透 明な第3光ガイド層が形成され、該第3光ガイド層の上 における中央部に第2導電型の半導体層よりなるストラ イプ領域が形成され、前記第3光ガイド層の上における 前記ストライプ領域の両側に第1導電型の半導体層より 10 なり前記活性層から発振するレーザ光を吸収する電流ブ ロック層が形成され、前記ストライプ領域及び電流ブロ ック層の上に第2導電型の半導体層よりなる第4光ガイ ド層が形成され、前記第1光ガイド層は前記活性層から 発振するレーザ光を吸収する少なくとも1層の光吸収層 を有し、前記光吸収層の膜厚は5 nm以上で且つ前記活 性層の膜厚の5分の1以下に設定され、前記第2光ガイ ド層と前記第3光ガイド層との合計膜厚は0.3 µm以 下に設定されている半導体レーザ装置と、

6

20 前記半導体レーザ装置から出射される光ビームを情報記 録面に集光する集光手段と、

前記情報記録面から反射してくる光ビームを検出する光 検出手段とを備えていることを特徴とする光ピックアッ

【請求項39】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上における中央部に第2導 電型の半導体層よりなるストライプ領域が形成され、前 記第2光ガイド層の上における前記ストライプ領域の両 側に第1導電型の半導体層よりなり前記活性層から発振 するレーザ光を吸収する電流ブロック層が形成され、前 記ストライプ領域及び電流ブロック層の上に第2導電型 の第3光ガイド層が形成され、前記第2光ガイド層は前 記活性層から発振するレーザ光を吸収する少なくとも1 層の光吸収層を有し、前記光吸収層の膜厚は5 n m以上 で且つ前記活性層の膜厚の5分の1以下に設定され、前 記光吸収層を含む前記第2光ガイド層の膜厚は0.3 μ

前記半導体レーザ装置から出射される光ビームを情報記 録面に集光する集光手段と、

前記情報記録面から反射してくる光ビームを検出する光 検出手段とを備えていることを特徴とする光ピックアッ プ装置。

【請求項40】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 50 成され、該第2の光ガイド層の上に第2導電型の半導体

前記半導体レーザ装置から出射される光ビームを情報記録面に集光する集光手段と、

前記情報記録面から反射してくる光ビームを検出する光 検出手段とを備えていることを特徴とする光ピックアッ プ装置。

【請求項41】 半導体基板上に第1導電型の半導体層 よりなる第1光ガイド層が形成され、該第1光ガイド層 の上に半導体層よりなる活性層が形成され、該活性層の 上に第2導電型の半導体層よりなる第2光ガイド層が形 成され、該第2光ガイド層の上における中央部に第2導 電型の半導体層よりなるストライプ領域が形成され、前 記第2光ガイド層の上における前記ストライプ領域の両 側に第1導電型の半導体層よりなり前記活性層から発振 するレーザ光を吸収する電流ブロック層が形成され、前 記ストライプ領域及び電流ブロック層の上に第2導電型 の第3光ガイド層が形成され、前記第3光ガイド層は前 記活性層から発振するレーザ光を吸収する少なくとも1 層の光吸収層を有し、前記光吸収層の膜厚は5 nm以上 で且つ前記活性層の膜厚の5分の1以下に設定され、前 記第2光ガイド層の膜厚は0. 3μm以下に設定されて いる半導体レーザ装置と、

前記半導体レーザ装置から出射される光ビームを情報記録面に集光する集光手段と、

前記情報記録面から反射してくる光ビームを検出する光 検出手段とを備えていることを特徴とする光ピックアッ プ装置。

【請求項42】 半導体基板上に第1導電型の半導体層よりなる第1光ガイド層が形成され、該第1光ガイド層の上に半導体層よりなる活性層が形成され、該活性層の上に第2導電型の半導体層よりなる第2光ガイド層が形成され、該第2光ガイド層の上に第2導電型の半導体層よりなり前記活性層より発振されるレーザ光に対して透明な第3光ガイド層が形成され、該第3光ガイド層の上における中央部に第2導電型の半導体層よりなるストライプ領域が形成され、前記第3光ガイド層の上における

前記ストライプ領域の両側に第1導電型の半導体層よりなり前記活性層から発振するレーザ光を吸収する電流ブロック層が形成され、前記ストライプ領域及び電流ブロック層の上に第2導電型の半導体層よりなる第4光ガイド層が形成され、前記第4光ガイド層は前記活性層から発振するレーザ光を吸収する少なくとも1層の光吸収層を有し、前記光吸収層の膜厚は5nm以上で且つ前記活性層の膜厚の5分の1以下に設定されていると共に、前記第2光ガイド層と前記第3光ガイド層との合計膜厚は0.3 $\mu$ m以下に設定されている半導体レーザ装置と、前記半導体レーザ装置から出射される光ビームを情報記録面に集光する集光手段と、

前記情報記録面から反射してくる光ビームを検出する光 検出手段とを備えていることを特徴とする光ピックアッ プ装置。

# 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は光ディスク等の光ピックアップ装置の光源として好適な電流一光出力特性の 20 線形性に優れている半導体レーザ装置及び該半導体レーザ装置を光源として用いる光ピックアップ装置に関する。

#### [0002]

【従来の技術】光ディスク等の光ピックアップ装置の光源として、従来、シングルモード発振を生じる半導体レーザ装置が用いられている。この場合、半導体レーザ装置から出射されたレーザ光が、光ディスクにより反射された後、再び半導体レーザ装置の端面に入射することによって生じる戻り光雑音を低減するために、信号再生時に半導体レーザ装置に高周波の電流を重畳させることにより発振スペクトルをマルチモード化させ、レーザ光の持つ緩衝性を小さくし、戻り光雑音を低減する方法が採られている。

【0003】図18は前記従来の半導体レーザ装置を光源として用いる従来の第1の光ピックアップ装置の概略構成を示している。図18に示すように、半導体レーザ30Aから出力されたレーザ光は、コリメートレンズ31により平行光とされた後、ビームスプリッタ32を通過し、その後、対物レンズ33により光ディスク34の情報記録面に到達する。光ディスク34の情報記録面から反射されてきたレーザ光はビームスプリッタ32により方向を変換された後、検出レンズ35により集光され、その後、ホログラム光学素子36を通過して受光素子37により光強度が検出される。図18において、38は半導体レーザ装置30Aにマルチモード発振させるための高周波重畳回路モジュールである。

【0004】図19は前記従来の半導体レーザ装置を光源として用いる従来の第2の光ピックアップ装置の概略構成を示している。図19において、40Aは、従来の50半導体レーザ装置、受光素子及びホログラム光学素子が

集積化されてなるレーザユニットであって、レーザユニット40Aを構成する半導体レーザ装置から出力されたレーザビームはコリメートレンズ41により平行光とされた後、対物レンズ42により光ディスク43の情報記録面に集光される。光ディスク43の情報記録面から反射されてきたレーザビームは対物レンズ42及びコリメートレンズ41を通過した後、レーザユニット40Aを構成する光学素子により光強度を検出される。図20において、44は高周波重畳回路モジュール、45は高周波重畳回路モジュール44から発生する高周波をシールドするシールド部材である。

【0005】最近、高周波電流重畳を用いないで、戻り 光雑音を低減する方法として、半導体レーザの自励発振 現象を利用し、発振スペクトルをマルチモード化させた 半導体レーザを用いる方法が提案されている。

【0006】以下、自励発振する従来の半導体レーザ装置について説明する。

【0007】図20は、特開平6-196810号公報 に示されている自励発振する従来の半導体レーザ装置の 断面構造を示しており、図20に示すように、n型のガ 20 リウムヒ素(GaAs)よりなる半導体基板11の上 に、n型ガリウムアルミヒ素(GaAlAs)よりなる 第1クラッド層12、n型GaAlAsよりなる第1可 飽和吸収層13、n型GaAlAsよりなる第2クラッ ド層14、アンドープ型GaAlAsよりなる活性層1 5、p型GaAlAsよりなる第3クラッド層16、p 型GaA1Asよりなる第2可飽和吸収層17が順次形 成されている。また、第2可飽和吸収層17の上におけ る中央部にp型GaAlAsよりなり0. 5μm~1μ mの高さと4μmの下面幅とを持ちストライプ状に延び るリッジ状の第4クラッド層18が形成され、第4クラ ッド層18の上にはp型GaAsよりなる膜厚0.3μ mのキャップ層19が形成されている。また、第2可飽 和吸収層17の上における第4クラッド層18及びキャ ップ層19の両側にはn型GaAsよりなる膜厚0.8 μmの電流ブロック層20が形成され、電流ブロック層 20及びキャップ層19の上にはp型GaAsよりなる 膜厚4μmのコンタクト層21が形成されている。

【0008】前記従来の半導体レーザ装置においては、コンタクト層21から注入された電流はストライプ状に延びるリッジ状の第4クラッド層18内に有効に閉じ込められ、活性層15における第4クラッド層18の下側の領域でレーザ発振が生じる。この場合、電流ブロック層20がレーザ光を吸収するので、発振したレーザ光は第4クラッド層18内に有効に閉じ込められる。また、第1及び第2の可飽和吸収層13,17のバンドギャップエネルギーを活性層15のバンドギャップエネルギーと略等しくして、第1及び第2の可飽和吸収層13,17に発振レーザ光に対する可飽和吸収効果を持たせることにより自励発振を行なわせている。

[0009]

【発明が解決しようとする課題】ところが、前記従来の 半導体レーザ装置においては、低光出力時において、電 流一光出力特性に非線形性が生じるので、光ディスク等 の光ピックアップ装置の光源として用いる際には実用上 重大な問題がある。すなわち、光ディスク等の情報の読 み出し時における光出力としては3mW程度が好ましい が、レーザ発振後の僅かな注入電流の増加により光出力 が5mW程度にまで急激に増大してしまうので、読み出 しに必要な光出力を一定の大きさに保つことが困難にな るという問題が存在する。

10

【0010】また、前述したように、光ディスク等の情報の読み出しには3mW程度の光出力が好ましく、情報の書き込みには30mW程度の光出力が好ましいが、前記従来の半導体レーザ装置を光源として用いる光ピックアップ装置においては、3mW~30mWの光出力の範囲内において電流—光出力特性に線形性が得られないので、従来の半導体レーザ装置を光ピックアップ装置に用いることは困難であった。

【0011】また、書き換え型の光ディスクの光ピック アップ装置においては、光利用効率を大きくするべくレ ンズのレーザ側のNA (Numerical Aperture) はCD (Compact Disk) のNAに比べて大きく設計されている ので、非点隔差の影響が出やすい。このため、3mWの 光出力による読み出し時の非点隔差の値と30mWの光 出力による書き込み時の非点隔差の値との差が大きくな ってしまうので、半導体レーザ装置からの出射光をレン ズにより集光した場合にスポット状に小さく絞れないと いう問題がある。そこで、非点隔差を補正するための光 学部品が必要になるが、非点隔差を補正する光学部品 は、光ピックアップ装置の小型化及び低コスト化を阻害 する要因になる。非点隔差を補正する光学部品を用いな いようにするためには、半導体レーザ装置の非点隔差を 5μm以下に抑制する必要があるが、従来の半導体レー ザ装置においては、非点隔差は10μm程度と大きいの で、非点隔差を補正する光学部品の使用は避けられな V.

【0012】前記に鑑み、本発明は、低光出力時における電流-光出力特性の非線形を改善し、低光出力時においても光出力の大きさの制御が容易な半導体レーザ装置を提供することを第1の目的とし、光ディスク等に対する安定した読み出し及び書き込みが可能で且つ小型化を図ることができる光ピックアップ装置を提供することを第2の目的とする。

[0013]

【課題を解決するための手段】本発明は、光吸収層の膜厚を5nm以上にすると自励発振すると共に、光吸収層の膜厚を活性層の膜厚の5分の1以下にすると低光出力時において電流一光出力特性に線形性が得られるという ことを見出だし、該知見に基づいて成されたものであ

る。

【0014】具体的に請求項1の発明が講じた解決手段 は、半導体レーザ装置を、半導体基板上に第1導電型の 半導体層よりなる第1光ガイド層が形成され、該第1光 ガイド層の上に半導体層よりなる活性層が形成され、該 活性層の上に第2導電型の半導体層よりなる第2光ガイ ド層が形成され、該第2光ガイド層の上に第2導電型の 半導体層よりなり前記活性層から発振するレーザ光を吸 収する光吸収層が形成され、該光吸収層の上における中 央部に第2導電型の半導体層よりなるストライプ領域が 形成され、前記光吸収層の上における前記ストライプ領 域の両側に第1導電型の半導体層よりなり前記活性層か ら発振するレーザ光を吸収する電流ブロック層が形成さ れ、前記ストライプ領域及び電流ブロック層の上に第2 導電型の第3光ガイド層が形成され、前記光吸収層の膜 厚は5nm以上で且つ前記活性層の膜厚の5分の1以下 に設定されている構成とするものである。

【0015】請求項1の構成により、光吸収層の膜厚は5nm以上であるため、光吸収層による可飽和吸収効果が確保できるので、自励発振を生じさせることができ、また、光吸収層の膜厚は活性層の膜厚の5分の1以下に設定されているため、光分布の活性層への垂直方向の光閉じ込め係数が光吸収層への光閉じ込め係数よりも十分に大きくなる。

【0016】請求項2の発明は、請求項1の構成に、前 記第2光ガイド層と前記光吸収層との合計膜厚は0.3 μm以下に設定されている構成を付加するものである。

【0017】請求項2の構成により、安定な屈折率導波機構を確保できると共に、横方向の光分布の電流チャネル内への閉じ込めが強くなるので、導波光が電流ブロック層及び活性層における電流ブロック層の下側の領域において受ける光吸収損失を低減できる。

【0018】請求項3の発明は、請求項1又は2の構成に、前記光吸収層は量子井戸構造を有している構成を付加するものである。

【0019】請求項4の発明は、請求項1又は2の構成に、前記活性層は多重量子井戸構造を有している構成を付加するものである。

【0020】請求項5の発明は、請求項1又は2の構成に、前記光吸収層は量子井戸構造を有していると共に、前記活性層は多重量子井戸構造を有している構成を付加するものである。

【0021】請求項6の発明が講じた解決手段は、半導体レーザ装置を、半導体基板上に第1導電型の半導体層よりなる第1光ガイド層が形成され、該第1光ガイド層の上に半導体層よりなる活性層が形成され、該活性層の上に第2導電型の半導体層よりなる第2光ガイド層が形成され、該第2光ガイド層の上における中央部に第2導電型の半導体層よりなるストライプ領域が形成され、前記第2光ガイド層の上における前記ストライプ領域の両50

側に第1導電型の半導体層よりなり前記活性層から発振するレーザ光を吸収する電流ブロック層が形成され、前記ストライプ領域及び電流ブロック層の上に第2導電型の第3光ガイド層が形成され、前記第1光ガイド層は前記活性層から発振するレーザ光を吸収する少なくとも1層の光吸収層を有し、前記光吸収層の膜厚は5nm以上

で且つ前記活性層の膜厚の5分の1以下に設定されてい

る構成とするものである。

12

【0022】請求項6の構成により、光吸収層の膜厚は5nm以上であるため、光吸収層による可飽和吸収効果が確保できるので、自励発振を生じさせることができ、また、光吸収層の膜厚は活性層の膜厚の5分の1以下に設定されているため、光分布の活性層への垂直方向の光閉じ込め係数が光吸収層への光閉じ込め係数よりも十分に大きくなる。

【0023】請求項7の発明は、請求項6の構成に、前記第2光ガイド層の膜厚は0.3 μm以下に設定されている構成を付加するものである。

【0024】請求項7の構成により、安定な屈折率導波 20 機構を確保できると共に、横方向の光分布の電流チャネ ル内への閉じ込めが強くなるので、導波光が電流ブロッ ク層及び活性層における電流ブロック層の下側の領域に おいて受ける光吸収損失を低減できる。

【0025】請求項8の発明は、請求項6又は7の構成に、前記光吸収層は量子井戸構造を有している構成を付加するものである。

【0026】請求項9の発明は、請求項6又は7の構成 に、前記活性層は多重量子井戸構造を有している構成を 付加するものである。

30 【0027】請求項10の発明は、請求項6又は7の構成に、前記光吸収層は量子井戸構造を有していると共に、前記活性層は多重量子井戸構造を有している構成を付加するものである。

【0028】請求項11の発明が講じた解決手段は、半 導体レーザ装置を、半導体基板上に第1導電型の半導体 層よりなる第1光ガイド層が形成され、該第1光ガイド 層の上に半導体層よりなる活性層が形成され、該活性層 の上に第2導電型の半導体層よりなる第2光ガイド層が 形成され、該第2光ガイド層の上に第2導電型の半導体 層よりなり前記活性層より発振されるレーザ光に対して 透明な第3光ガイド層が形成され、該第3光ガイド層の 上における中央部に第2導電型の半導体層よりなるスト ライプ領域が形成され、前記第3光ガイド層の上におけ る前記ストライプ領域の両側に第1導電型の半導体層よ りなり前記活性層から発振するレーザ光を吸収する電流 ブロック層が形成され、前記ストライプ領域及び電流ブ ロック層の上に第2導電型の半導体層よりなる第4光ガ イド層が形成され、前記第1光ガイド層は前記活性層か ら発振するレーザ光を吸収する少なくとも1層の光吸収 層を有し、前記光吸収層の膜厚は5 nm以上で且つ前記

活性層の膜厚の5分の1以下に設定されている構成とするものである。

【0029】請求項11の構成により、光吸収層の膜厚は5nm以上であるため、光吸収層による可飽和吸収効果が確保できるので、自励発振を生じさせることができ、また、光吸収層の膜厚は活性層の膜厚の5分の1以下に設定されているため、光分布の活性層への垂直方向の光閉じ込め係数が光吸収層への光閉じ込め係数よりも十分に大きくなる。

【0030】請求項12の発明は、請求項11の構成に、前記第2光ガイド層と前記第3光ガイド層との合計膜厚は $0.3\mu$  m以下に設定されている構成を付加するものである。

【0031】請求項12の構成により、安定な屈折率導 波機構を確保できると共に、横方向の光分布の電流チャ ネル内への閉じ込めが強くなるので、導波光が電流ブロ ック層及び活性層における電流ブロック層の下側の領域 において受ける光吸収損失を低減できる。

【0032】請求項13の発明は、請求項11又は12の構成に、前記光吸収層は量子井戸構造を有して構成を付加するものである。

【0033】請求項14の発明は、請求項11又は12 の構成に、前記活性層は多重量子井戸構造を有している 構成を付加するものである。

【0034】請求項15の発明は、請求項11又は12の構成に、前記光吸収層は量子井戸構造を有していると共に、前記活性層は多重量子井戸構造を有している構成を付加するものである。

【0035】請求項16の発明が講じた解決手段は、半 導体レーザ装置を、半導体基板上に第1導電型の半導体 層よりなる第1光ガイド層が形成され、該第1光ガイド 層の上に半導体層よりなる活性層が形成され、該活性層 の上に第2導電型の半導体層よりなる第2光ガイド層が 形成され、該第2光ガイド層の上における中央部に第2 導電型の半導体層よりなるストライプ領域が形成され、 前記第2光ガイド層の上における前記ストライプ領域の 両側に第1導電型の半導体層よりなり前記活性層から発 振するレーザ光を吸収する電流ブロック層が形成され、 前記ストライプ領域及び電流ブロック層の上に第2導電 型の第3光ガイド層が形成され、前記第2光ガイド層は 40 前記活性層から発振するレーザ光を吸収する少なくとも 1層の光吸収層を有し、前記光吸収層の膜厚は5 nm以 上で且つ前記活性層の膜厚の5分の1以下に設定されて いる構成とするものである。

【0036】請求項16の構成により、光吸収層の膜厚は5nm以上であるため、光吸収層による可飽和吸収効果が確保できるので、自励発振を生じさせることができ、また、光吸収層の膜厚は活性層の膜厚の5分の1以下に設定されているため、光分布の活性層への垂直方向の光閉じ込め係数が光吸収層への光閉じ込め係数よりも

十分に大きくなる。

【0037】請求項17の発明は、請求項16の構成に、前記光吸収層を含む前記第2光ガイド層の膜厚は 0.3μm以下に設定されている構成を付加するものである。

【0038】請求項17の構成により、安定な屈折率導 波機構を確保できると共に、横方向の光分布の電流チャ ネル内への閉じ込めが強くなるので、導波光が電流ブロ ック層及び活性層における電流ブロック層の下側の領域 10において受ける光吸収損失を低減できる。

【0039】請求項18の発明は、請求項16又は17 の構成に、前記光吸収層は量子井戸構造を有している構成を付加するものである。

【0040】請求項19の発明は、請求項16又は17の構成に、前記活性層は多重量子井戸構造を有している構成を付加するものである。

【0041】請求項20の発明は、請求項16又は17 の構成に、前記光吸収層は量子井戸構造を有していると 共に、前記活性層は多重量子井戸構造を有している構成 20 を付加するものである。

【0042】請求項21の発明が講じた解決手段は、半 導体レーザ装置を、半導体基板上に第1導電型の半導体 層よりなる第1光ガイド層が形成され、該第1光ガイド 層の上に半導体層よりなる活性層が形成され、該活性層 の上に第2導電型の半導体層よりなる第2光ガイド層が 形成され、該第2の光ガイド層の上に第2導電型の半導 体層よりなり前記活性層より発振されるレーザ光に対し て透明な第3光ガイド層が形成され、該第3光ガイド層 の上における中央部に第2導電型の半導体層よりなるス トライプ領域が形成され、前記第3光ガイド層の上にお ける前記ストライプ領域の両側に第1導電型の半導体層 よりなり前記活性層から発振するレーザ光を吸収する電 流ブロック層が形成され、前記ストライプ領域及び電流 ブロック層の上に第2導電型の第3光ガイド層が形成さ れ、前記第2光ガイド層は前記活性層から発振するレー ザ光を吸収する少なくとも1層の光吸収層を有し、前記 光吸収層の膜厚は5 nm以上で且つ前記活性層の膜厚の 5分の1以下に設定されている構成とするものである。

【0043】請求項21の構成により、光吸収層の膜厚は5nm以上であるため、光吸収層による可飽和吸収効果が確保できるので、自励発振を生じさせることができ、また、光吸収層の膜厚は活性層の膜厚の5分の1以下に設定されているため、光分布の活性層への垂直方向の光閉じ込め係数が光吸収層への光閉じ込め係数よりも十分に大きくなる。

【0044】請求項22の発明は、請求項21の構成に、前記光吸収層を含む前記第2光ガイド層と前記第3の光ガイド層との合計膜厚は0.3 $\mu$ m以下に設定されている構成を付加するものである。

【0045】請求項22の構成により、安定な屈折率導

波機構を確保できると共に、横方向の光分布の電流チャネル内への閉じ込めが強くなるので、導波光が電流プロック層及び活性層における電流ブロック層の下側の領域において受ける光吸収損失を低減できる。

【0046】請求項23の発明は、請求項21又は22 の構成に、前記光吸収層は量子井戸構造を有している構 成を付加するものである。

【0047】請求項24の発明は、請求項21又は22の構成に、前記活性層は多重量子井戸構造を有している構成を付加するものである。

【0048】請求項25の発明は、請求項21又は22の構成に、前記光吸収層は量子井戸構造を有していると 共に、前記活性層は多重量子井戸構造を有している構成 を付加するものである。

【0049】請求項26の発明が講じた解決手段は、半 導体レーザ装置を、半導体基板上に第1導電型の半導体 層よりなる第1光ガイド層が形成され、該第1光ガイド 層の上に半導体層よりなる活性層が形成され、該活性層 の上に第2導電型の半導体層よりなる第2光ガイド層が 形成され、該第2光ガイド層の上における中央部に第2 導電型の半導体層よりなるストライプ領域が形成され、 前記第2光ガイド層の上における前記ストライプ領域の 両側に第1導電型の半導体層よりなり前記活性層から発 振するレーザ光を吸収する電流ブロック層が形成され、 前記ストライプ領域及び電流ブロック層の上に第2導電 型の第3光ガイド層が形成され、前記第3光ガイド層は 前記活性層から発振するレーザ光を吸収する少なくとも 1層の光吸収層を有し、前記光吸収層の膜厚は5 nm以 上で且つ前記活性層の膜厚の5分の1以下に設定されて いる構成とするものである。

【0050】請求項26の構成により、光吸収層の膜厚は5nm以上であるため、光吸収層による可飽和吸収効果が確保できるので、自励発振を生じさせることができ、また、光吸収層の膜厚は活性層の膜厚の5分の1以下に設定されているため、光分布の活性層への垂直方向の光閉じ込め係数が光吸収層への光閉じ込め係数よりも十分に大きくなる。

【0051】請求項27の発明は、請求項26の構成に、前記第2光ガイド層の膜厚は0.3  $\mu$  m以下に設定されている構成を付加するものである。

【0052】請求項27の構成により、安定な屈折率導 波機構を確保できると共に、横方向の光分布の電流チャ ネル内への閉じ込めが強くなるので、導波光が電流ブロ ック層及び活性層における電流ブロック層の下側の領域 において受ける光吸収損失を低減できる。

【0053】請求項28の発明は、請求項26又は27 の構成に、前記光吸収層は量子井戸構造を有している構 成を付加するものである。

【0054】請求項29の発明は、請求項26又は27の構成に、前記活性層は多重量子井戸構造を有している

構成を付加するものである。

【0055】請求項30の発明は、請求項26又は27 の構成に、前記光吸収層は量子井戸構造を有していると 共に、前記活性層は多重量子井戸構造を有している構成 を付加するものである。

16

【0056】請求項31の発明が講じた解決手段は、半 導体レーザ装置を、半導体基板上に第1導電型の半導体 層よりなる第1光ガイド層が形成され、該第1光ガイド 層の上に半導体層よりなる活性層が形成され、該活性層 10 の上に第2導電型の半導体層よりなる第2光ガイド層が 形成され、該第2光ガイド層の上に第2導電型の半導体 層よりなり前記活性層より発振されるレーザ光に対して 透明な第3光ガイド層が形成され、該第3光ガイド層の 上における中央部に第2導電型の半導体層よりなるスト ライプ領域が形成され、前記第3光ガイド層の上におけ る前記ストライプ領域の両側に第1導電型の半導体層よ りなり前記活性層から発振するレーザ光を吸収する電流 ブロック層が形成され、前記ストライプ領域及び電流ブ ロック層の上に第2導電型の半導体層よりなる第4光ガ 20 イド層が形成され、前記第4光ガイド層は前記活性層か ら発振するレーザ光を吸収する少なくとも1層の光吸収 層を有し、前記光吸収層の膜厚は5 nm以上で且つ前記 活性層の膜厚の5分の1以下に設定されている構成とす るものである。

【0057】請求項31の構成により、光吸収層の膜厚は5nm以上であるため、光吸収層による可飽和吸収効果が確保できるので、自励発振を生じさせることができ、また、光吸収層の膜厚は活性層の膜厚の5分の1以下に設定されているため、光分布の活性層への垂直方向の光閉じ込め係数が光吸収層への光閉じ込め係数よりも十分に大きくなる。

【0058】請求項32の発明は、請求項31の構成に、前記第2光ガイド層と前記第3光ガイド層との合計膜厚は $0.3\mu$ m以下に設定されている構成を付加するものである。

【0059】請求項32の構成により、安定な屈折率導 波機構を確保できると共に、横方向の光分布の電流チャ ネル内への閉じ込めが強くなるので、導波光が電流ブロ ック層及び活性層における電流ブロック層の下側の領域 40 において受ける光吸収損失を低減できる。

【0060】請求項33の発明は、請求項31又は32の構成に、前記光吸収層は量子井戸構造を有している構成を付加するものである。

【0061】請求項34の発明は、請求項31又は32の構成に、前記活性層は多重量子井戸構造を有している構成を付加するものである。

【0062】請求項35の発明は、請求項31又は32 の構成に、前記光吸収層は量子井戸構造を有していると 共に、前記活性層は多重量子井戸構造を有している構成 50 を付加するものである。

【0063】請求項36の発明が講じた解決手段は、光 ピックアップ装置を、半導体基板上に第1導電型の半導 体層よりなる第1光ガイド層が形成され、該第1光ガイ ド層の上に半導体層よりなる活性層が形成され、該活性 層の上に第2導電型の半導体層よりなる第2光ガイド層 が形成され、該第2光ガイド層の上に第2導電型の半導 体層よりなり前記活性層から発振するレーザ光を吸収す る光吸収層が形成され、該光吸収層の上における中央部 に第2導電型の半導体層よりなるストライプ領域が形成 され、前記光吸収層の上における前記ストライプ領域の 両側に第1導電型の半導体層よりなり前記活性層から発 振するレーザ光を吸収する電流ブロック層が形成され、 前記ストライプ領域及び電流ブロック層の上に第2導電 型の第3光ガイド層が形成され、前記光吸収層の膜厚は 5 n m以上で且つ前記活性層の膜厚の5分の1以下に設 定され、前記第2光ガイド層と前記光吸収層との合計膜 厚は0. 3μm以下に設定されている半導体レーザ装置 と、前記半導体レーザ装置から出射される光ビームを情 報記録面に集光する集光手段と、前記情報記録面から反 射してくる光ビームを検出する光検出手段とを備えてい 20 る構成とするものである。

【0064】請求項37の発明が講じた解決手段は、光 ピックアップ装置を、半導体基板上に第1導電型の半導 体層よりなる第1光ガイド層が形成され、該第1光ガイ ド層の上に半導体層よりなる活性層が形成され、該活性 層の上に第2導電型の半導体層よりなる第2光ガイド層 が形成され、該第2光ガイド層の上における中央部に第 2 導電型の半導体層よりなるストライプ領域が形成さ れ、前記第2光ガイド層の上における前記ストライプ領 域の両側に第1導電型の半導体層よりなり前記活性層か ら発振するレーザ光を吸収する電流ブロック層が形成さ れ、前記ストライプ領域及び電流ブロック層の上に第2 導電型の第3光ガイド層が形成され、前記第1光ガイド 層は前記活性層から発振するレーザ光を吸収する少なく とも1層の光吸収層を有し、前記光吸収層の膜厚は5 n m以上で且つ前記活性層の膜厚の5分の1以下に設定さ れ、前記第2光ガイド層の膜厚は0.3μm以下に設定 されている半導体レーザ装置と、前記半導体レーザ装置 から出射される光ビームを情報記録面に集光する集光手 段と、前記情報記録面から反射してくる光ビームを検出 する光検出手段とを備えている構成とするものである。

【0065】請求項38の発明が講じた解決手段は、光ピックアップ装置を、半導体基板上に第1導電型の半導体層よりなる第1光ガイド層が形成され、該第1光ガイド層の上に半導体層よりなる活性層が形成され、該活性層の上に第2導電型の半導体層よりなる第2光ガイド層が形成され、該第2光ガイド層の上に第2導電型の半導体層よりなり前記活性層より発振されるレーザ光に対して透明な第3光ガイド層が形成され、該第3光ガイド層の上における中央部に第2導電型の半導体層よりなるス 50

トライプ領域が形成され、前記第 3 光ガイド層の上における前記ストライプ領域の両側に第 1 導電型の半導体層よりなり前記活性層から発振するレーザ光を吸収する電流ブロック層が形成され、前記ストライプ領域及び電流ブロック層の上に第 2 導電型の半導体層よりなる第 4 光ガイド層が形成され、前記第 1 光ガイド層は前記活性層から発振するレーザ光を吸収する少なくとも 1 層の光吸収層を有し、前記光吸収層の膜厚は 5 n m以上で且つ前記活性層の膜厚の 5 分の 1 以下に設定され、前記第 2 光ガイド層と前記第 3 光ガイド層との合計膜厚は 0 . 3  $\mu$  m以下に設定されている半導体レーザ装置と、前記半導体レーザ装置から出射される光ビームを情報記録面に集光する集光手段と、前記情報記録面から反射してくる光ビームを検出する光検出手段とを備えている構成とするものである。

【0066】請求項39の発明が講じた解決手段は、光 ピックアップ装置を、半導体基板上に第1導電型の半導 体層よりなる第1光ガイド層が形成され、該第1光ガイ ド層の上に半導体層よりなる活性層が形成され、該活性 層の上に第2導電型の半導体層よりなる第2光ガイド層 が形成され、該第2光ガイド層の上における中央部に第 2導電型の半導体層よりなるストライプ領域が形成さ れ、前記第2光ガイド層の上における前記ストライプ領 域の両側に第1導電型の半導体層よりなり前記活性層か ら発振するレーザ光を吸収する電流ブロック層が形成さ れ、前記ストライプ領域及び電流ブロック層の上に第2 導電型の第3光ガイド層が形成され、前記第2光ガイド 層は前記活性層から発振するレーザ光を吸収する少なく とも1層の光吸収層を有し、前記光吸収層の膜厚は5 n m以上で且つ前記活性層の膜厚の5分の1以下に設定さ れ、前記光吸収層を含む前記第2光ガイド層の膜厚は 0. 3 μ m以下に設定されている半導体レーザ装置と、 前記半導体レーザ装置から出射される光ビームを情報記 録面に集光する集光手段と、前記情報記録面から反射し てくる光ビームを検出する光検出手段とを備えている構 成とするものである。

【0067】請求項40の発明が講じた解決手段は、光ピックアップ装置を、半導体基板上に第1導電型の半導体層よりなる第1光ガイド層が形成され、該第1光ガイド層の上に半導体層よりなる活性層が形成され、該活性層の上に第2導電型の半導体層よりなる第2光ガイド層が形成され、該第2の光ガイド層の上に第2導電型の半導体層よりなり前記活性層より発振されるレーザ光に対して透明な第3光ガイド層が形成され、該第3光ガイド層の上における中央部に第2導電型の半導体層よりなるストライプ領域が形成され、前記第3光ガイド層の上における前記ストライプ領域の両側に第1導電型の半導体層よりなり前記活性層から発振するレーザ光を吸収する電流ブロック層が形成され、前記ストライプ領域及び電流ブロック層の上に第2導電型の第3光ガイド層が形成

され、前記第2光ガイド層は前記活性層から発振するレ ーザ光を吸収する少なくとも1層の光吸収層を有し、前 記光吸収層の膜厚は5nm以上で且つ前記活性層の膜厚 の5分の1以下に設定されていると共に、前記光吸収層 を含む前記第2光ガイド層と前記第3の光ガイド層との 合計膜厚は 0. 3 μ m以下に設定されている半導体レー ザ装置と、前記半導体レーザ装置から出射される光ビー ムを情報記録面に集光する集光手段と、前記情報記録面 から反射してくる光ビームを検出する光検出手段とを備 えている構成とするものである。

【0068】請求項41の発明が講じた解決手段は、光 ピックアップ装置を、半導体基板上に第1導電型の半導 体層よりなる第1光ガイド層が形成され、該第1光ガイ ド層の上に半導体層よりなる活性層が形成され、該活性 層の上に第2導電型の半導体層よりなる第2光ガイド層 が形成され、該第2光ガイド層の上における中央部に第 2導電型の半導体層よりなるストライプ領域が形成さ れ、前記第2光ガイド層の上における前記ストライプ領 域の両側に第1導電型の半導体層よりなり前記活性層か ら発振するレーザ光を吸収する電流ブロック層が形成さ れ、前記ストライプ領域及び電流ブロック層の上に第2 導電型の第3光ガイド層が形成され、前記第3光ガイド 層は前記活性層から発振するレーザ光を吸収する少なく とも1層の光吸収層を有し、前記光吸収層の膜厚は5 n m以上で且つ前記活性層の膜厚の5分の1以下に設定さ れ、前記第2光ガイド層の膜厚は0.3μm以下に設定 されている半導体レーザ装置と、前記半導体レーザ装置 から出射される光ビームを情報記録面に集光する集光手 段と、前記情報記録面から反射してくる光ビームを検出 する光検出手段とを備えている構成とするものである。

【0069】請求項42の発明が講じた解決手段は、光 ピックアップ装置を、半導体基板上に第1導電型の半導 体層よりなる第1光ガイド層が形成され、該第1光ガイ ド層の上に半導体層よりなる活性層が形成され、該活性 層の上に第2導電型の半導体層よりなる第2光ガイド層 が形成され、該第2光ガイド層の上に第2導電型の半導 体層よりなり前記活性層より発振されるレーザ光に対し て透明な第3光ガイド層が形成され、該第3光ガイド層 の上における中央部に第2導電型の半導体層よりなるス トライプ領域が形成され、前記第3光ガイド層の上にお ける前記ストライプ領域の両側に第1導電型の半導体層 よりなり前記活性層から発振するレーザ光を吸収する電 流ブロック層が形成され、前記ストライプ領域及び電流 ブロック層の上に第2導電型の半導体層よりなる第4光 ガイド層が形成され、前記第4光ガイド層は前記活性層 から発振するレーザ光を吸収する少なくとも1層の光吸 収層を有し、前記光吸収層の膜厚は5 nm以上で且つ前 記活性層の膜厚の5分の1以下に設定されていると共 に、前記第2光ガイド層と前記第3光ガイド層との合計

置と、前記半導体レーザ装置から出射される光ビームを 情報記録面に集光する集光手段と、前記情報記録面から 反射してくる光ビームを検出する光検出手段とを備えて いる構成とするものである。

【0070】請求項36~42の構成により、半導体レ ーザ装置が自励発振を生じるので、半導体レーザ装置の ノイズを低減するために従来必要であった髙周波重畳回 路モジュールが不要になる。また、半導体レーザ装置の 非点隔差が小さいので、光ディスク等の情報の読み出し 10 に適当な3mW程度の光出力時の非点隔差の値と情報の 書き込みに適当な30mW程度の光出力時の非点隔差の 値との差も小さくなる。さらに、3mW~30mWの光 出力の範囲内において電流ー光出力特性に線形性が得ら れる。

#### [0071]

【発明の実施の形態】以下、本発明の第1の実施形態に 係る半導体レーザ装置について図面を参照しながら説明 する。

【0072】図1は第1の実施形態に係る半導体レーザ 装置の断面構造を示しており、図1に示すように、n型 のGaAsよりなる半導体基板101の上に、n型のG a A s よりなる厚さ 0. 5 μ mのバッファ 層 1 0 2 、 n 型のGa0.5 Alo.5 Asよりなる厚さ2. 0 μmの第 1光ガイド層103、Ga0.85Al0.15Asよりなる厚 さ0. 06 μmの活性層104、p型のGa0.5 Al 0.5 Asよりなる厚さ0.24 mの第2光ガイド層1 05及びp型のGa0.86Al0.14Asよりなる厚さ0. 01μmの光吸収層106が順次形成されている。 光吸 収層106の上における中央部にはp型のGa0.5 Al 0.5 Asよりなり電流チャネルを形成するための幅4μ mのストライプ領域107が形成されていると共に、光 吸収層106の上におけるストライプ領域107の両側 にはn型のGaAsよりなる厚さ1. Oμmの電流ブロ ック層108が形成されている。ストライプ領域107 及び電流ブロック層108の上には、p型のGao.5 A 10.5 Asよりなる厚さ2. 0 μmの第3光ガイド層1 09がストライプ領域107と一体に形成され、第3光 ガイド層109の上にはp型のGaAsよりなる厚さ 2. 0 μ mのコンタクト層110が形成されている。

【0073】電流ブロック層107は、安定した単一横 モード発振を得るために、活性層104におけるストラ イプ領域107の下側部分から発振したレーザ光を吸収 するGaAsからなっている。電流ブロック層107が レーザ光を吸収するため、電流ブロック層107の下側 の光強度分布のピークは第1光ガイド層103側つまり 半導体基板101側に押しやられるので、電流ブロック 層107の下側の光分布の実効屈折率が低下する。この ため、ストライプ領域107の下側の光分布の実効屈折 率が、電流ブロック層107の下側の光分布の実効屈折 膜厚は 0. 3 μ m以下に設定されている半導体レーザ装 50 率よりも高くなるので、屈折率導波機構が得られ、光分

布は安定して電流チャネル内に閉じこめられる。

【0074】以下、半導体レーザ装置が自励発振するために必要な光吸収層106の膜厚について説明する。

【0075】光吸収層106の膜厚が余り小さい場合には、光吸収層106における可飽和吸収効果が小さくなるので、自励発振が生じなくなる。従って、動作電流値の大幅な増大を招くことなく自励発振を生じさせ、対称性の良い垂直方向遠視野像を得るためには、光吸収層106の膜厚としては5nm以上が必要である。第1の実施形態においては光吸収層106の膜厚を10nmとしている。

【0076】以下、発振スペクトル特性と、禁制帯幅波 長差Δλ (光吸収層106の禁制帯幅波長-活性層10 4の禁制帯幅波長)及び光吸収層106の膜厚との関係 について説明する。

【0077】図2は、第2光ガイド層105の膜厚が安定な基本横モード発振をすることができる $0.24\mu$ mであって、活性層104の膜厚が $0.06\mu$ mの場合における、発振スペクトル特性の禁制帯幅波長差 $\Delta\lambda$ 及び光吸収層106の膜厚に対する依存性、並びに電流一光出力特性における非線形性の有無の実験結果を示している。

【0078】電流一光出力特性における非線形性とは、図3に示すように、電流一光出力特性の線形性が劣化し、レーザ発振後に光出力が急激に増大する特性のことである。電流一光出力特性の線形性に劣化が生じた場合には、光ディスクの情報を再生するために必要な低光出力時において光出力を一定に保つためのAPC(Automa tic Power Control )駆動が不可能になって、実用上非常な支障をきたすことになる。

【0079】図2に示すように、電流-光出力特性の非 線形性は禁制帯幅波長差Δλを10nmよりも大きくし た場合及び光吸収層106の厚さを12nmよりも大き くした場合に生じることが分かる。これは以下に示す理 由による。すなわち、禁制帯幅波長差Δλが10nmよ りも大きくなったり、光吸収層106の厚さが12nm よりも大きくなったりすると、光吸収層106における 光吸収損失が増大するので、レーザ発振に必要な注入電 流量が増大する。この場合、活性層104の注入キャリ ア密度も増大していくが、活性層104のキャリア密度 が高くなると、活性層104の持つ微分利得の低下が生 じ、電流注入量を増大させた場合に導波光が受ける利得 の増加量の割合も低下する。また、注入電流による半導 体レーザ装置の発熱により、活性層104の持つ微分利 得はますます低下する。このため、レーザ発振させるた めに注入電流量をさらに増加する必要が生じる。この結 果、活性層104の持つ微分利得が一層低下し、また、 発熱の影響に伴って活性層104の微分利得がより一層 低下するので、導波光の受ける利得が損失を上回ること は困難になる。このように発振しきい値電流は急激に髙

まっていく。ところが、注入電流値がさらに増大していくと、ある注入電流値において導波光が受ける利得が損失を上回り、レーザ発振が生じて光出力が急激に高まる。この際、光吸収層106において発振レーザ光によりキャリアが励起され、光吸収効果が急激に小さくなるため、導波光が受ける光吸収損失は急激に小さくなる。この結果、導波光の受ける利得が損失をはるかに上回ることになり、レーザ発振後の光出力が急激に増加し、電流一光出力に非線形性が生じてしまうのである。前記のような電流一光出力の非線形性は、実用上重大な支障を

22

【0080】第1の実施形態によると、前述したように、第2光ガイド層105の上に発振レーザ光を吸収し可飽和吸収効果を生じさせる光吸収層106が設けられていると共に、光吸収層106の膜厚を5nm以上で且つ12nm以下に設定しているため、レーザ発振特性においてマルチモードスペクトルを生じる自励発振を実現することができ、低雑音特性を得ることができると共に、線形性に優れた電流一光出力特性を得ることができる。すなわち、活性層104の持つ微分利得に飽和傾向が現れない注入キャリア密度状態においてレーザ発振を生じさせることができる。

きたすので避けなければならない。

【0081】また、活性層104の膜厚が60nmであるのに対して光吸収層106の膜厚を12nm以下にしているため、光吸収層106自体の体積が増大しないので、活性層104において生じる発振レーザ光に対する光吸収層106の光吸収の飽和が困難になることがない。このため、活性層104において導波光が受ける利得を大きくする必要がないので、電流注入量を増大させる必要がなくなり、動作電流値の大幅な増大を防止でき、半導体レーザ装置の発熱量の増大ひいては信頼性の低下を防止することができる。また、光吸収層106の膜厚が小さいために、垂直方向の光分布に変形が生じないので、遠視野像における垂直方向のビームパターンに非対称性が生じず、これにより、半導体レーザ装置からの出射光とレンズとの結合効率の低下を回避できる。

【0082】ところで、線形性に優れた電流一光出力特性を得るための光吸収層106の膜厚は活性層104の膜厚により変化する。すなわち、活性層104の膜厚がより大きい場合には、動作キャリア密度が低下し、より微分利得の高い動作点で半導体レーザ装置を動作させることになり、活性層104への光の閉じこめ係数が増大するため、注入電流の増加に対する導波光の受ける利得の増加の割合が増大するので、電流一光出力特性に非線形性は生じ難くなる。

【0083】図4は、活性層104の膜厚が80nmである場合における、発振スペクトル特性の禁制帯幅波長差Δλ及び光吸収層106の膜厚に対する依存性の実験結果、並びに電流一光出力特性における非線形性の有無の実験結果を示している。尚、図4は、第2光ガイド層

105の膜厚が安定な基本横モード発振をすることができる0.24 $\mu$ mの場合の特性を示している。

【0084】図4から分かるように、活性層104の膜厚が大きくなると、電流-光出力特性に非線形性を生じさせることなく自励発振する領域は増大する。これは、前述のように、活性層104の膜厚を大きくすると、注入電流の増加に対する導波光の受ける利得の増加割合が増大するので、電流-光出力特性に非線形性が生じ難くなるからである。活性層104の膜厚が80nmの場合、光吸収層106の膜厚としては5nm以上で16nm以下に設定する必要のあることが分かる。

【0085】図5は、活性層104の膜厚と、電流一光 出力特性に非線形を生じないための光吸収層106の最 大膜厚との関係を示している。図5において斜線で示す 領域に光吸収層106の膜厚を設定すると、電流一光出 力特性に非線形性を生じさせることなく自励発振を得る ことができる。

【0086】以上の検討から、活性層104の膜厚が通常採用されている30nm以上で80nm以下の場合には、光吸収層106の膜厚を活性層104の膜厚の5分の1以下に設定すると、電流一光出力特性に非線形を生じないことが分かる。

【0087】尚、光吸収層106が複数層設けられている場合には、複数の光吸収層106の合計膜厚を活性層104の膜厚の5分の1以下に設定すると、また、光吸収層106が量子井戸構造を有している場合には、各井戸層の合計膜厚を活性層104の膜厚の5分の1以下に設定すると、電流一光出力特性に非線形が生じない。

【0088】以下、横方向の光分布及び非点隔差について検討する。

【0089】横方向の光分布は、電流チャネルの幅Wと電流チャネルの内外実効屈折率差∆nとによって決定される。

【0090】第1の実施形態においては、電流ブロック 層108において導波光が受ける光吸収損失を低減し且 つ基本横モード発振を得るために、電流チャネル幅Wを 4μmとしている。

【0091】また、電流チャネルの内外実効屈折率差 $\Delta$  nは第2光ガイド層105と光吸収層106との合計膜厚 d pにより決定される。図6は、内外実効屈折率差 $\Delta$  nの合計膜厚 d pに対する依存性についての計算結果を示している。この計算において、光吸収層106の膜厚は10nmとしている。図6に示すように、合計膜厚 d pが小さくなれば内外実効屈折率差 $\Delta$  nは大きくなることが分かる。電流注入によるプラズマ効果に起因する電流チャネル内部の実効屈折率の低下によって、導波機構が屈折率導波機構から反屈折率導波機構に変化することを防ぎ、安定な基本横モード発振を得るためには、内外実効屈折率差 $\Delta$  n としては $3 \times 10^{-3}$ 以上の値が必要である。従って、第2光ガイド層105と光吸収層106

との合計膜 $\mathbb{P}_{\mathbf{d}}$  p の値は $\mathbf{0}$  .  $\mathbf{3}$   $\mu$  m以下にしなければならないことが分かる。

【0092】第2光ガイド層105と光吸収層106と の合計膜 $Q \circ D$  の値が  $O : 3 \mu m$  以下になるように半導 体レーザ装置を作製すれば、安定した基本横モード発振 を得ることができると共に、横方向の光分布の電流チャ ネル内への閉じこめが強くなって導波光が電流ブロック 層108及び活性層104における電流ブロック層10 8の下側部分において受ける光吸収損失を低減すること ができ、これにより、発振しきい値電流の低減と導波光 の横方向の等位相面の湾曲の低減とを実現できる。等位 相面の湾曲は非点隔差をもたらし、出射光をレンズによ りスポット状に集光させることを困難にするため、実用 上支障をきたす。従って、第2光ガイド層105と光吸 収層106との合計膜厚dpの値が0.3μm以下にな るように半導体レーザ装置を作製すれば、発振しきい値 電流の低減と5 µm以下の非点隔差の実現とを図ること ができる。

【0093】尚、図6に示す計算においては、光吸収層 106の膜厚を10nmとしているが、光吸収層 106の膜厚が12nm以下であれば、光吸収層 106の膜厚が非常に小さいので光分布は殆ど影響を受けず、第2光ガイド層 105と光吸収層 106との合計膜厚 105と光吸収層 106との合計膜厚 1050、1050、1050 105

【0094】また、図6に示す計算においては、活性層 104の厚さが60nmである場合を前提としたが、活 性層104の厚さが通常採用されている30nm以上で 80nm以下の場合については、前述した説明が妥当す 30 ることは言うまでもない。

【0095】また、活性層104と電流ブロック層108との間に光吸収層106が複数層存在する場合又は活性層104と電流ブロック層108との間に光吸収層106が設けられていない場合でも、活性層104と電流ブロック層108との間に存在する半導体層の合計膜厚が0.3 $\mu$ m以下であれば、前述した説明が成り立つことは言うまでもない。

【0096】第1の実施形態においては、第2光ガイド層105と光吸収層106との合計膜厚が0.25μm 0 と小さいために、電流ブロック層107の下側の光分布は半導体基板101側に押しやられるので、電流ブロック層107の下側の光分布の実効屈折率が低下する。このため、電流チャネル内外の実効屈折率差Δnとしては8×10<sup>-3</sup>と大きい値を実現できるので、光の横方向の分布を電流チャネル内に閉じ込めることができる。このため、光分布の電流チャネル外へのしみだしが小さくなり、導波光が電流ブロック層108及び活性層104におけるストライプ領域107の下側部分において受ける光吸収損失が少なくなると共に非点隔差が小さくなる。

【0097】図7(a)は第1の実施形態に係る半導体

50

レーザ装置の電流-光出力特性を示し、図7 (b) は光 吸収層を有する従来の自励発振型の半導体レーザ装置の 電流-光出力特性を示している。測定に用いた各半導体 レーザ装置の共振器長は300μmであり、半導体レー ザ装置の端面にコーティングは施していない。

【0098】従来の半導体レーザ装置においては、レーザ発振後、光出力が5mW程度に達するまでは光出力が急激に増大していることが分かる。このような特性が出る場合、光ディスクの情報を読み出す際に必要な3mW程度の光出力のときに、光出力を一定に保つためのAPC駆動が不可能となり、実用上非常な支障をきたしていた。

【0099】ところが、第1の実施形態に係る半導体レーザ装置においては、発振しきい値電流は40mAであって、最大光出力は30mWが得られている。また、電流一光出力特性にはAPC駆動を不可能にさせる非線形性は現れておらず直線性に優れた特性が得られている。また、横モードは安定な基本モードで発振した。スペクトルは780nm帯のセルフパルセーションを生じるマルチモードで発振しており、 $0\sim10$ %の戻り光率の範 20 囲内で-130dB/Hz以下のRINの値を得ており、低雑音特性が得られた。さらに、非点隔差は $3\mu$ mであって低非点隔差の特性が得られた。

【0100】以下、第1の実施形態に係る半導体レーザ 装置を構成する各層の混晶比について説明する。

【0101】まず、第1~第3の光ガイド層103、105、109の各A1As混晶比と活性層104のA1As混晶比との関係について説明する。

【0102】光ディスク等の光ピックアップ装置に使用される780nm帯の波長のレーザ光を用いるに際し、注入されたキャリアの活性層104からのオーバーフローを防ぎ、キャリアを活性層104に有効に閉じ込めるために、第1の実施形態においては、第1~第3の光ガイド層103、105、109の各A1As混晶比を0.5としている。もっとも、第1~第3の光ガイド層103、105、109の各A1As混晶比が活性層104のA1As混晶比である0.15よりも少なくとも0.3以上大きければ、キャリアを活性層104に有効に閉じ込めることができることは言うまでもない。

【0103】以下、光吸収層106の禁制帯幅波長(禁制帯幅のエネルギーに相当する光の波長)について説明する。

【0104】光吸収層106にレーザ光を吸収させて可 飽和吸収効果を得るためには、光吸収層106の禁制帯 幅波長を活性層104の禁制帯幅波長よりも長くする必 要がある。光吸収層106の禁制帯幅波長と活性層10 4の禁制帯幅波長との差である禁制帯幅波長差Δλ(光 吸収層106の禁制帯幅波長一活性層104の禁制帯幅 波長)が4nmよりも小さい場合には、光吸収層106 は活性層104から発掘するレーザ光によりキャリアが 励起されて簡単にレーザ光に対して透明となってしまう。このため、1mW以下の低光出力時において光吸収層106の可飽和吸収効果が弱まってしまい、1mW以上の光出力時において自励発振は生じなくなる。

【0105】一方、禁制帯幅波長差Δλが10nmよりも大きい場合には、光吸収層106の光吸収は大きくなり過ぎ、光の吸収飽和が生じ難くなる。この場合にレーザ発振させるためには、光吸収層106の光吸収損失を補うべく注入電流量を増加させて活性層104において導波光が受ける利得を増大させる必要がある。ところが、注入電流量を大きくすると、発振しきい値電流の大幅な増大と外部微分量子効率の低下とがもたらされる。

【0106】従って、発振しきい値電流の大幅な増大を招くことなく自励発振を得るためには、禁制帯幅波長差 $\Delta\lambda$ の値が4nm以上で且つ10nm以下の範囲内になるように、半導体レーザ装置を作製する必要がある。そこで、第1の実施形態においては、禁制帯幅波長差 $\Delta\lambda$ を6nmとするため、光吸収層106のAlAs混晶比を活性層104のAlAs混晶比よりも0.01だけ小さい0.14に設定している。

【0107】以下、第1の実施形態に係る半導体レーザ 装置の製造方法について、図8(a)~(c)を参照し ながら説明する。

【0108】 まず、 図8 (a) に示すように、 n型のG aAsよりなる半導体基板101の上に、n型のGaA sよりなる厚さ0. 5 μ mのバッファ層102、n型の Ga0.5 Al0.5 Asよりなる厚さ2. Oμmの第1光 ガイド層103、Ga0.85Al0.15Asよりなる厚さ 0. 06 μ mの活性層 104、p型のG a 0.5 A l 0.5 30 Asよりなる厚さ0.24μmの第2光ガイド層10 5、p型のGa0.86Al0.14Asよりなる厚さ0.01 μmの光吸収層106及びn型のGaAsよりなる厚さ 1. 0 µ mの電流ブロック層 1 0 8 を順次形成する。 【0109】次に、図8 (b) に示すように、フォトリ ソグラフィ技術を用いて電流ブロック層108に対して エッチングを行なうことにより、ストライプ領域107 となる幅4μmの順メサ形状の凹状溝を形成する。凹状 溝の形状は逆メサ形状よりも順メサ形状の方がが好まし い。その理由は、逆メサ形状の場合には、順メサ形状の 40 場合に比べて、凹状溝における結晶成長が困難となり、 特性の低下に起因する歩留りの低下を招く恐れがあるた めである。実際に、逆メサ形状の凹状溝を形成したとこ ろ、ストライプ領域107の側部においてGaAlAs の結晶性が損なわれ、得られた半導体レーザ装置のしき い値電流は、順メサ形状の場合に比べて約10mA高く

を形成すると共に、ストライプ領域107及び電流ブロ ック層108の上にp型のGa0.5 Alo.5 Asよりな る厚さ2. 0μmの第3光ガイド層109を形成する。 その後、第3光ガイド層109の上にp型のGaAsよ りなる厚さ 2. Ομ mのコンタクト層 1 1 Οを再成長法 により形成する。この場合、第3光ガイド層109を構 成するp型のG a 0.5 A l 0.5 A s層のドーパントにZ nを使用する場合には、Znのストライプ領域107~ の成長中の拡散による特性への影響を防止するために、 少なくとも再成長界面においてキャリア濃度を10<sup>18</sup>c m<sup>-3</sup>以下にする必要がある。第1の実施形態において は、キャリア濃度を $7 \times 17$  c m<sup>-3</sup>とした。尚、ドーパン トとしては、カーボン等のように拡散性の低いものを用 いてもよい。その後、図示は省略しているが、半導体基 板101の下面及びコンタクト層110の上面にそれぞ れ電極を形成する。

【0111】以下、本発明の第2の実施形態に係る半導体レーザ装置について図9を参照しながら説明する。

【0112】図9は第2の実施形態に係る半導体レーザ 装置の断面構造を示しており、図9に示すように、n型 のGaAsよりなる半導体基板201の上に、n型のG aAsよりなるバッファ層202、n型のGa0.5 Al 0.5 Asよりなる第1光ガイド層203、p型のGa 0.86A 1 0.14A s よりなる光吸収層 2 0 4 及びn型のG a0.5 Alo.5 Asよりなる第1光ガイド層205、G a 0.85A l 0.15A s よりなる活性層 2 0 6 及び p 型の G a 0.5 A 1 0.5 A s よりなる第2光ガイド層207が順 次形成されている。第2光ガイド層207の上における 中央部にはp型のG a 0.5 A 1 0.5 A s よりなるストラ イプ領域208が形成されていると共に、第2光ガイド 層207の上におけるストライプ領域208の両側には n型のGaAsよりなる電流ブロック層209が形成さ れている。ストライプ領域208及び電流ブロック層2 09の上には、p型のGa0.5 Alo.5 Asよりなる第 3光ガイド層210がストライプ領域208と一体に形 成され、第3光ガイド層210の上にはp型のGaAs よりなるコンタクト層211が形成されている。第2の 実施形態においては、光吸収層204の膜厚は5 nm以 上で且つ活性層206の膜厚の5分の1以下に設定され、 ており、第2光ガイド層207の膜厚は0.3μm以下 に設定されている。

【0113】図10は第3の実施形態に係る半導体レーザ装置の断面構造を示しており、図10に示すように、n型のGaAsよりなる半導体基板301の上に、n型のGaAsよりなるバッファ層302、n型のGa0.5 Al0.5 Asよりなる第1光ガイド層303、p型のGa0.86Al0.14Asよりなる光吸収層304及びn型のGa0.5 Al0.5 Asよりなる第1光ガイド層305、Ga0.85Al0.15Asよりなる活性層306、p型のGa0.5 Al0.5 Asよりなる第2光ガイド層307及び50

p型のG a 0.8 A l 0.2 A s よりなる第3ガイド層30 8が順次形成されている。第3光ガイド層308の上に おける中央部には p型のG a 0.5 A l 0.5 A s よりなる ストライプ領域309が形成されていると共に、第3光 ガイド層308の上におけるストライプ領域309の両 側にはn型のGaAsよりなる電流ブロック層310が 形成されている。ストライプ領域309及び電流ブロッ ク層310の上には、p型のGao.5 Alo.5 Asより なる第4光ガイド層311がストライプ領域309と一 10 体に形成され、第4光ガイド層311の上にはp型のG aAsよりなるコンタクト層312が形成されている。 第3の実施形態においては、光吸収層304の膜厚は5 nm以上で且つ活性層306の膜厚の5分の1以下に設 定されていると共に、第2光ガイド層307と第3光ガ イド層308との合計膜厚は0.3μm以下に設定され ている。

【0114】図11は第4の実施形態に係る半導体レー ザ装置の断面構造を示しており、図11に示すように、 n型のGaAsよりなる半導体基板401の上に、n型 のGaAsよりなるバッファ層402、n型のGans Alo.5 Asよりなる第1光ガイド層403、Gao.85 Alo.15Asよりなる活性層404、p型のGao.5A 10.5 Asよりなる第2光ガイド層405、p型のGa 0.86Al0.14Asよりなる光吸収層406及びp型のG a0.5 A10.5 Asよりなる第2光ガイド層407が順 次形成されている。 第2光ガイド層407の上における 中央部にはp型のG a 0.5 A l 0.5 A s よりなるストラ イプ領域409が形成されていると共に、第2光ガイド 層407の上におけるストライプ領域409の両側には n型のGaAsよりなる電流ブロック層410が形成さ れている。ストライプ領域409及び電流ブロック層4 10の上には、p型のGa0.5 Alo.5 Asよりなる第 3光ガイド層411がストライプ領域409と一体に形 成され、第3光ガイド層411の上にはp型のGaAs よりなるコンタクト層412が形成されている。第4の 実施形態においては、光吸収層406の膜厚は5nm以 上で且つ活性層404の膜厚の5分の1以下に設定され ていると共に、2層の第2光ガイド層405、407及 び両者間に介在する光吸収層406の合計膜厚は0.3 μm以下に設定されている。

【0115】図12は第5の実施形態に係る半導体レーザ装置の断面構造を示しており、図13に示すように、n型のGaAsよりなる半導体基板501の上に、n型のGaAsよりなるバッファ層502、n型のGa0.5Al0.5Asよりなる第1光ガイド層503、Ga0.85Al0.15Asよりなる活性層504、p型のGa0.5Al0.5Asよりなる第2光ガイド層505、p型のGa0.86Al0.14Asよりなる光吸収層506、p型のGa0.5Al0.5Asよりなる第2光ガイド層507及びp型のGa0.8Al0.2Asよりなる第3ガイド層508

が順次形成されている。第3光ガイド層508の上における中央部にはp型のGa0.5 A10.5Asよりなるストライプ領域509が形成されていると共に、第3光ガイド層508の上におけるストライプ領域509の両側にはn型のGaAsよりなる電流ブロック層510が形成されている。ストライプ領域509及び電流ブロック層510が形成されている。ストライプ領域509及び電流ブロック層510の上には、p型のGa0.5 A10.5 Asよりなる第4光ガイド層511がストライプ領域509と一体に形成され、第4光ガイド層511の上にはp型のGaAsよりなるコンタクト層512が形成されている。第5の実施形態においては、光吸収層506の膜厚は5nm以上で且つ活性層504の膜厚の5分の1以下に設定されていると共に、2層の第2光ガイド層505,507、両者間に介在する光吸収層506及び第3の光ガイド層508の合計膜厚は0.3μm以下に設定されてい

【0116】図13は第6の実施形態に係る半導体レー ザ装置の断面構造を示しており、図13に示すように、 n型のGaAsよりなる半導体基板601の上に、n型 のGaAsよりなるバッファ層602、n型のGa0.5 Alo.5 Asよりなる第1光ガイド層603、Gao.85 A 1 0. 15A s よりなる活性層 6 0 4 及び p 型の G a 0. 5 A 10.5 A s よりなる第2光ガイド層605が順次形成 されている。第2光ガイド層605の上における中央部 にはp型のGa0.5 Alo.5 Asよりなるストライプ領 域606が形成されていると共に第2光ガイド層605 の上における中央部を除く領域にはn型のGaAsより なる電流ブロック層607が形成されている。電流ブロ ック層607の上にはp型のGa0.5 Alo.5 Asより なる第3光ガイド層608がストライプ領域606と一 体に形成され、ストライプ領域606及び第3光ガイド 層608の上にはp型のGa0.86Al0.14Asよりなる 光吸収層609が形成され、光吸収層609の上にはp 型のGa0.5 Al0.5 Asよりなる第3光ガイド層61 Oが形成され、第3光ガイド層610の上にはp型のG aAsよりなるコンタクト層611が形成されている。 第6の実施形態においては、光吸収層609の膜厚は5 nm以上で且つ活性層604の膜厚の5分の1以下に設 定されていると共に、第2光ガイド層605の膜厚は 0. 3 μ m以下に設定されている。

【0117】図14は第7の実施形態に係る半導体レーザ装置の断面構造を示しており、図14に示すように、n型のGaAsよりなる半導体基板701の上に、n型のGaAsよりなるバッファ層702、n型のGa0.5 Al0.5 Asよりなる第1光ガイド層703、Ga0.85 Al0.15Asよりなる活性層704、p型のGa0.5Al0.5 Asよりなる第2光ガイド層705及びp型のGa0.8 Al0.2 Asよりなる第3ガイド層706が順次形成されている。第3光ガイド層706の上における中央部にはp型のGa0.5 Al0.5 Asよりなるストライ

プ領域707が形成されていると共に第3光ガイド層7 06の上における中央部を除く領域にはn型のGaAs よりなる電流ブロック層708が形成されている。電流 プロック層708の上にはp型のGa0.5 Alo.5 As よりなる第4光ガイド層709がストライプ領域707 と一体に形成され、ストライプ領域707及び第4光ガ イド層709の上にはp型のGa0.86Al0.14Asより なる光吸収層710が形成され、光吸収層710の上に はp型のGa0.5 Al0.5 Asよりなる第4光ガイド層 711が形成され、第4光ガイド層711の上にはp型 のGaAsよりなるコンタクト層712が形成されてい る。第7の実施形態においては、光吸収層710の膜厚 は5 nm以上で且つ活性層704の膜厚の5分の1以下 に設定されていると共に、第2光ガイド層705と第3 光ガイド層706との合計膜厚は0.3μm以下に設定 されている。

30

【0118】尚、前記各実施形態においては、n型の半 導体基板を用い、n型の電流ブロック層を形成する場合 のみを示したが、p型の半導体基板を用い、p型の電流 20 ブロック層を形成してもよい。

【0119】また、前記各実施形態においては、電流ブロック層が活性層よりも上側に位置する場合つまり活性層から見て電流ブロック層が半導体基板と反対側に位置する場合のみを示したが、活性層から見て電流ブロック層が半導体基板と同じ側に位置する場合でも、同じ効果が得られる。また、電流ブロック層が活性層の上下両側に設けられるダブルコンファイメント構造にすると、漏れ電流が少なくなるので、一層の低動作電流化が図れることは言うまでもない。

30 【0120】また、前記各実施形態において、活性層を 多重量子井戸構造にすると、発振しきい値電流が低減し て動作電流値が低減する。

【0121】図15は、第1の実施形態に係る半導体レーザ装置において、780nm帯のレーザ発振をする、10nmの厚さを持つGa0.95A10.05Asよりなる5層のウェル層と4nmの厚さを持つGa0.7Al0.3Asよりなる6層のバリア層とからなるマルチカンタムウェル (MQW) 構造を有する活性層を用いたときの電流ー光出力特性を示している。図15に示すように、活性 個をMQW構造にすると50mW以上の光出力が得られた。

【0122】活性層を多重量子井戸構造にすると、活性層の持つ微分利得がさらに増大するため、電流一光出力特性に非線形性を生じさせることなく自励発振が生じる領域がさらに広くなる。活性層が多重量子井戸構造を有している場合において、光吸収層が複数層設けられているときには、複数の光吸収層の合計膜厚を活性層の井戸層の合計膜厚の5分の1以下に設定し、光吸収層が量子井戸構造を有しているときには、光吸収層の井戸層の合計膜厚を活性層の井戸層の合計膜厚の5分の1以下に設

定すると、電流ー光出力特性において非線形性が一層生 じ難くなる。

【0123】また、活性層としては、シングルカンタムウェル (SQW) 構造、ダブルカンタムウェル (DQW) 構造、トリプルカンタムウェル (TQW) 構造、グリン (GRIN) 構造、又はセパレートコンファインメントへテロストラクチャー (SCH) 構造等の他の多重量子井戸構造を採用することもできる。

【0124】また、再成長を容易にする半導体層、すなわちA1As混晶比の小さい半導体層の上に電流ブロック層を作製すれば、A1As混晶比の低い半導体層の上への再成長となるため、再成長界面の酸化を防ぐことができるので、界面抵抗の低減につながることは言うまでもない。

【0125】さらに、前記各実施形態においては、GaAlAs系の半導体材料を用いた場合を示したが、他の材料系、例えば、InP系、InGaAsP系、InGaP系、InGaAlP系、ZnSe系、ZnCdSSe系、ZnMgSSe系、GaN系、InGaN系又はAlGaN系等の化合物半導体材料を用いてもよいことは言うまでもない。

【0126】以下、前記各実施形態に係る半導体レーザ 装置を光源として用いる光ピックアップ装置について説 明する。

【0127】図16は前記各実施形態に係る半導体レーザ装置を光源として用いる第1の光ピックアップ装置の概略構造を示している。尚、第1の光ピックアップ装置の説明においては、図19に基づき説明した第1の従来の光ピックアップ装置と同様の部材については同一の符号を付すことにより説明を省略する。図16において、30Bは前記各実施形態に係る半導体レーザ装置を示している。

【0128】図16と図19との比較から明らかなように、前記各実施形態に係る半導体レーザ装置30Bを光源として用いると、第1の従来の光ピックアップ装置においては必要であった発振スペクトルをマルチモード化するための高周波重畳回路モジュール38が不要になる

【0129】高周波重畳回路モジュール38は非常に大きいと共にコストが高いので、光ピックアップ装置の小型化、部品点数の削減及び低コスト化の妨げとなっていたが、前記各実施形態に係る半導体レーザ装置30Bを光源として用いる第1の光ピックアップ装置によると、高周波重畳回路モジュール38が不要であるため、光ピックアップ装置の小型化及び低コスト化が可能なことは言うまでもない。

【0130】図17は前記各実施形態に係る半導体レーザ装置を光源として用いる第2の光ピックアップ装置の概略構造を示している。尚、第2の光ピックアップ装置の説明においては、図20に基づき説明した第2の従来

の光ピックアップ装置と同様の部材については同一の符号を付すことにより説明を省略する。図17において、40Bは前記各実施形態に係る半導体レーザ装置、受光素子及びホログラム光学素子が集積化されてなるレーザユニットである。

【0131】図17と図20との比較から明らかなように、前記各実施形態に係る半導体レーザ装置を有するレーザユニット40Bを用いると、第2の従来の光ピックアップ装置において必要であった高周波重畳回路モジュ10 ール44及びシールド部材45が不要になる。レーザユニットは半導体レーザ装置用の端子に加えて受光素子用の端子が必要となるため、端子数が多いと共に複雑な構造を有している。このようなレーザユニットに高周波重畳回路モジュール44を取り付けるためには、高周波重畳回路モジュール44を取り付けるためには、高周波重畳回路モジュール44から供給されるので、大型化及びコストアップの原因となっていた。また、高周波重畳回路モジュール44から供給される高周波が不要輻射として問題になるばかりでなくレーザユニットの受光素子等の電気回路に直接に影響を与えて信号特性が劣化するという問題もあった。

【0132】しかしながら、第2の光ピックアップ装置においては、レーザユニット40Bに高周波重畳回路が不必要になるため、不要輻射の問題及び高周波による受光素子等の電気回路への影響の問題もなくなるので、光ピックアップ装置が非常に簡単な構成となり、小型化、部品点数の削減及び低コスト化を図ることが容易になる。

# [0133]

【発明の効果】請求項1、6、11、16、21、26 又は31の発明に係る半導体レーザ装置によると、光吸 収層の膜厚は5nm以上であるため、自励発振を生じさ せることができるので、発振スペクトルをマルチモード 化させて低雑音性を実現することができ、また、光吸収 層の膜厚は活性層の膜厚の5分の1以下であるため、線 形性に優れた電流一光出力特性を実現できるので、低光 出力時においても光出力の大きさの制御が容易になる。

【0134】請求項2、7、12、17、22、27又は32の発明に係る半導体レーザ装置によると、屈折率 導波機構を確保できるので、安定な基本横モード発振を 40 得ることができると共に、導波光が電流ブロック層及び 活性層における電流ブロック層の下側の領域において受ける光吸収損失を低減でき、これにより導波光の等位相 面の湾曲を低減できるので、非点隔差を低減することが できる。

【0135】請求項3、8、13、18、23、28又は33の発明に係る半導体レーザ装置によると、光吸収層が量子井戸構造を有しているため、光吸収層の膜厚が小さくても光吸収層の可飽和吸収効果を増大することができる。

0 【0136】請求項4、9、14、19、24、29又

は34の発明に係る半導体レーザ装置によると、活性層 が多重量子井戸構造を有しているため、活性層の膜厚が 小さくても発振しきい値電流を低減することができる。

【0137】請求項5、10、15、20、25、30 又は35の発明に係る半導体レーザ装置によると、光吸 収層が量子井戸構造を有していると共に活性層が多重量 子井戸構造を有しているため、光吸収層及び活性層の膜 厚がそれぞれ小さくても、光吸収層の可飽和吸収効果を 増大できると共に発振しきい値電流を低減できる。ま た、光吸収層が発振レーザ光に対して速やかに透明にな るので自励発振が生じ易くなると共に、低い発振しきい 値電流においても線形性に優れた電流一光出力特性を実 現することができる。

【0138】請求項36~42の発明に係る光ピックア ップ装置によると、半導体レーザ装置が自励発振を生じ るため高周波重畳回路モジュールが不要になると共に、 非点隔差が小さいため光ディスク等の情報の読み出し時 の非点隔差の値と情報の書き込み時の非点隔差の値との 差も小さくなるので非点隔差を補正する光学部品が不要 になるので、部品点数の削減、小型化及び低コスト化を 20 実現することができる。また、高周波重畳回路モジュー ルが不要になるので、重畳高周波に起因する不要輻射や 他の回路への悪影響の問題が解消し、安全面の向上や特 性面の向上を図ることができる。さらに、光ディスク等 の情報の読み出しに適当な3mW程度の光出力から情報 の書き込みに適当な30mW程度の光出力の範囲におい て電流-光出力特性に線形性が得られるので、書き換え 型の光ディスクに対して安定した読み出し及び書き込み が可能になる。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施形態に係る半導体レーザ装置の断面図である。

【図2】活性層の膜厚が60nmである場合における、 発振スペクトル特性の禁制帯幅波長差Δ1及び光吸収層 の膜厚に対する依存性、並びに電流一光出力特性におけ る非線形性の有無の実験結果を示す図である。

【図3】電流-光出力特性における非線形性を説明する図である。

【図4】活性層の膜厚が80nmである場合における、発振スペクトル特性の禁制帯幅波長差Δλ及び光吸収層の膜厚に対する依存性、並びに電流-光出力特性における非線形性の有無の実験結果を示す図である。

【図5】活性層の膜厚と、電流-光出力特性に非線形を 生じないための光吸収層の最大膜厚との関係を示す図で ある。

【図6】内外実効屈折率差Δnの第2光ガイド層と光吸 収膜との合計膜厚dpに対する依存性についての計算結 果を示す図である。

【図7】(a)は第1の実施形態に係る半導体レーザ装置の電流-光出力特性を示し、(b)は光吸収層を有す 50

る従来の自励発振型の半導体レーザ装置の電流ー光出力 特性を示す図である。

34

【図8】(a)~(c)は第1の実施形態に係る半導体レーザ装置の製造方法の各工程を示す断面図である。

【図9】本発明の第2の実施形態に係る半導体レーザ装置の断面図である。

【図10】本発明の第3の実施形態に係る半導体レーザ 装置の断面図である。

【図11】本発明の第4の実施形態に係る半導体レーザ 10 装置の断面図である。

【図12】本発明の第5の実施形態に係る半導体レーザ 装置の断面図である。

【図13】本発明の第6の実施形態に係る半導体レーザ 装置の断面図である。

【図14】本発明の第7の実施形態に係る半導体レーザ 装置の断面図である。

【図15】第1の実施形態に係る半導体レーザ装置において、マルチカンタムウェル構造を有する活性層を用いたときの電流-光出力特性を示す図である。

20 【図16】前記各実施形態に係る半導体レーザ装置を用いる第1の光ピックアップ装置の概略構成図である。

【図17】前記各実施形態に係る半導体レーザ装置を用いる第2の光ピックアップ装置の概略構成図である。

【図18】従来の半導体レーザ装置を用いる従来の第1 の光ピックアップ装置の概略構成図である。

【図19】従来の半導体レーザ装置を用いる従来の第2 の光ピックアップ装置の概略構成図である。

【図20】従来の半導体レーザ装置の断面図である。 【符号の説明】

30 30B 半導体レーザ

- 31 コリメートレンズ
- 32 ビームスプリッタ
- 33 対物レンズ
- 34 光ディスク
- 35 検出レンズ
- 36 ホログラム光学素子
- 37 受光素子
- 40B レーザユニット
- 41 コリメートレンズ
- 40 42 対物レンズ
  - 43 光ディスク
  - 101 半導体基板
  - 102 バッファ層
  - 103 第1光ガイド層
  - 104 活性層
  - 105 第2光ガイド層
  - 106 光吸収層
  - 107 ストライプ領域
  - 108 電流ブロック層
- 50 109 第3光ガイド層

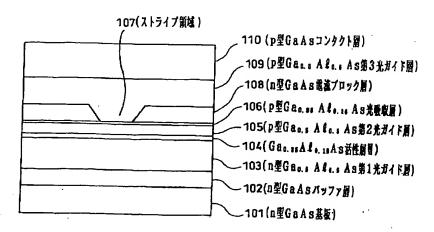
110	コンタクト層
201	半導体基板
202	バッファ層
203	第1光ガイド層
204	光吸収層
205	第1光ガイド層
206	活性層
207	第2光ガイド層
208	ストライプ領域
209	電流ブロック層
210	第3光ガイド層
2 1 1	コンタクト層
301	半導体基板
302	バッファ層
303	第1光ガイド層
304	光吸収層
305	第1光ガイド層
306	活性層
307	第2光ガイド層
308	第3ガイド層
309	ストライプ領域
310	電流ブロック層
3 1 1	第4光ガイド層
401	半導体基板
402	バッファ層
403	第1光ガイド層
404	活性層
405	第2光ガイド層
406	光吸収層
407	第2光ガイド層
409	ストライプ領域
410	電流ブロック層
411	第3光ガイド層
412	コンタクト層

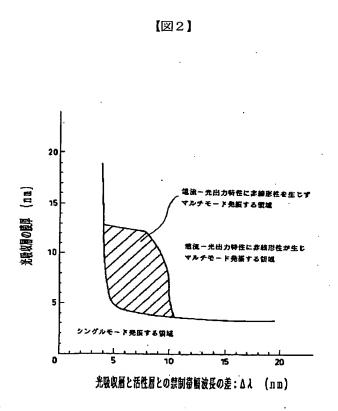
501 半導体基板

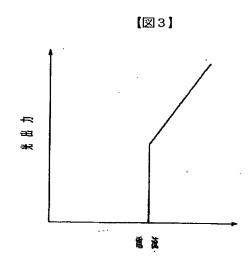
	503	第1光ガイド層
	504	活性層
	505	第2光ガイド層
	506	光吸収層
	507	第2光ガイド層
	508	第3ガイド層
	509	ストライプ領域
	510	電流ブロック層
10	511	第4光ガイド層
	512	コンタクト層
	601	半導体基板
	602	バッファ層
	603	第1光ガイド層
	604	活性層
	605	第2光ガイド層
	606	ストライプ領域
	607	電流ブロック層
	608	第3光ガイド層
20	609	光吸収層
	610	第3光ガイド層
	611	コンタクト層
	701	半導体基板
	702	バッファ層
	703	第1光ガイド層
	704	活性層
	705	第2光ガイド層
	706	第3ガイド層
	707	ストライプ領域
30	708	電流ブロック層
	709	第4光ガイド層
	710	光吸収層
	711	第4光ガイド層
	712	コンタクト層

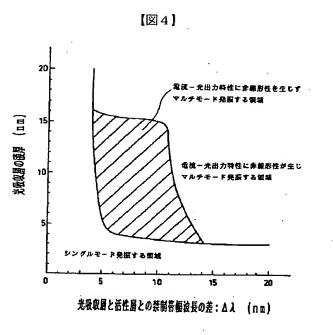
502 バッファ層

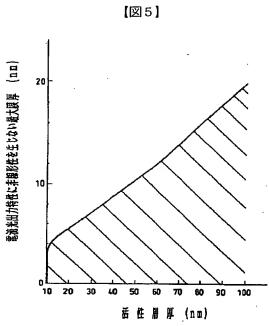
【図1】

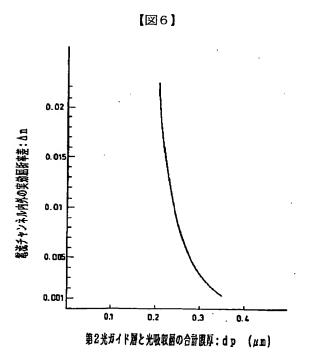


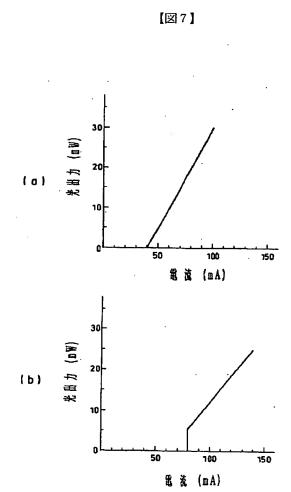




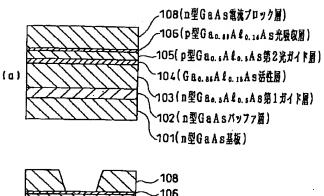


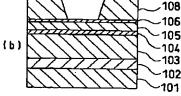




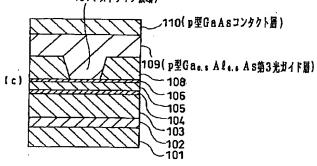




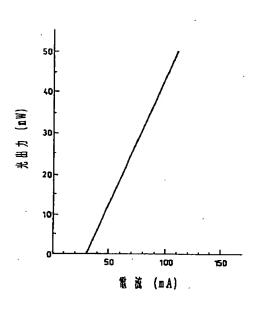




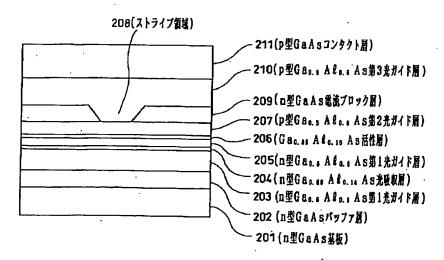




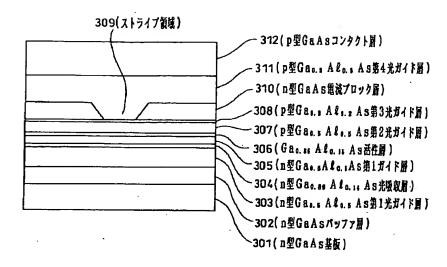
# 【図15】



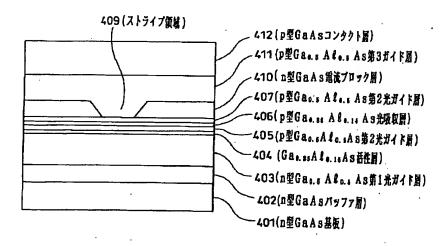
【図9】



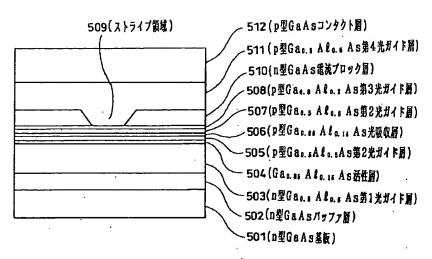
【図10】



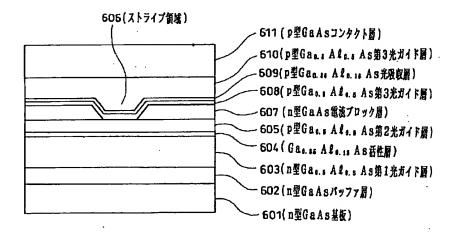
【図11】



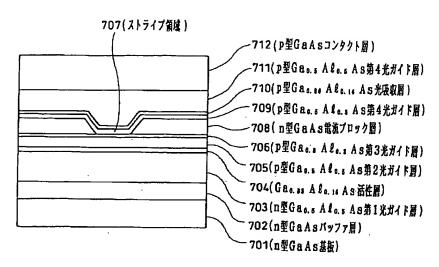
【図12】



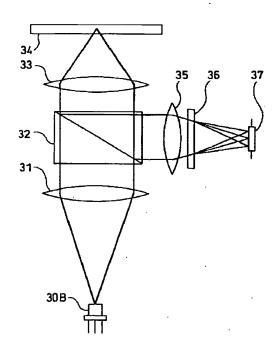
【図13】



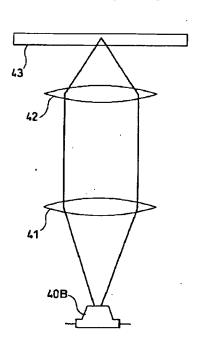
【図14】



【図16】

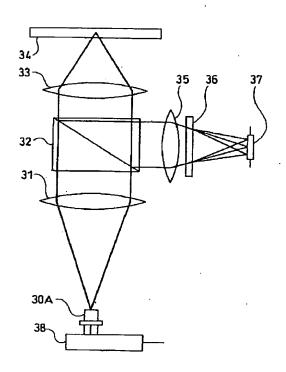


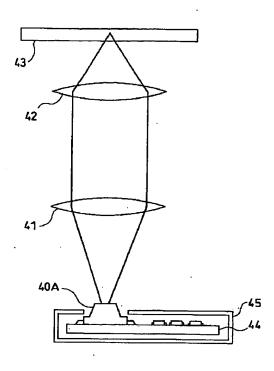
【図17】



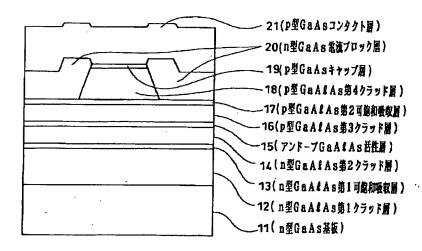
【図18】







【図20】



# フロントページの続き

# (72) 発明者 中西 秀行 大阪府髙槻市幸町1番1号 松下電子工業 株式会社内